



LAUVICK NGOMA

Stage Ingénieur électronique

✉ Lauvick-Nichiren_Ngoma-Mantady@etu.u-bourgogne.fr
☎ 0745588064
🏠 21000 Dijon, France
🌐 Lauvick Ngoma

COMPÉTENCES

Programmation : C, C++, Python, VHDL, Matlab, CSS3, HTML5

Développement embarqué : STM32, Arduino, ESP32, FPGA

Conception électronique : Eagle, QcStudio, Pspice, Ansys, TR Line

Modélisation et analyse : Lustre, Matlab, Pspice

Systèmes d'exploitation : Linux, Windows Server

Administration et réseaux : Gestion de bases de données, Active Directory

SOFT SKILLS

- Esprit d'équipe et collaboration
- Autonomie et capacité d'adaptation
- Communication technique et vulgarisation
- Veille technologique et montée en compétences
- Capacité d'analyse et résolution de problèmes sous pression

LANGUES

Français

Anglais

CENTRES D'INTÉRÊT

- Lecture
- Cuisine

PROFIL

Etudiant en master 2 électronique, je suis à la recherche d'un stage de fin d'études de 3 à 6 mois idéalement pour avril 2025.

Motivé, dynamique et passionné du numérique, je suis prêt à relever de nouveaux défis. Ma double compétence en réseau et électronique me permet de travailler sur des projets associant aussi bien ceux-ci. Je suis enthousiaste à l'idée de vous rejoindre afin de contribuer activement à vos projets et relever de nouveaux défis.

EXPÉRIENCES PROJETS

Développement d'un convertisseur USB 3.1 vers RF sur FPGA

- Conception d'un système de transmission RF basé sur un FPGA Kintex-7.
- Communication haute vitesse en LVDS entre l'ADC ISLA212P25IRZ et le FPGA.
- Intégration et configuration du DAC AD9747 en LVCMOS33.

Commande d'un FPGA via une interface web et une STM32

- Développement d'une interface web permettant le contrôle à distance d'un FPGA.
- Communication entre une STM32 et le FPGA pour l'échange de données.
- Implémentation d'un protocole de communication et validation des performances.

Conception d'un système de gestion de terminus de métro en Lustre

- Développement d'un contrôleur assurant la gestion des rames et des aiguillages.
- Simulation des flux de circulation et prévention des collisions.
- Validation des règles de sécurité et génération de code exécutable.

Implémentation d'un régulateur PID sur microcontrôleur

- Conception et simulation d'un algorithme de régulation PID pour un système dynamique.
- Programmation et déploiement sur microcontrôleur.
- Analyse des performances et optimisation des paramètres de régulation.

FORMATIONS

Master 2 EEA parcours Electronique de sept. 2024 à ce jour
Université de Bourgogne, Dijon

Master 1 Electronique mention Signal, Image et Automatique de sept. 2023 à juin 2024
Université de Bourgogne, Dijon

Licence mention sciences de l'ingénieur parcours Electronique de sept. 2022 à juin 2023
Université de Bourgogne, Dijon

Licence Pro mention Electronique et Télécommunications de sept. 2017 à nov. 2020
Ecole Nationale Supérieure Polytechnique, Brazzaville